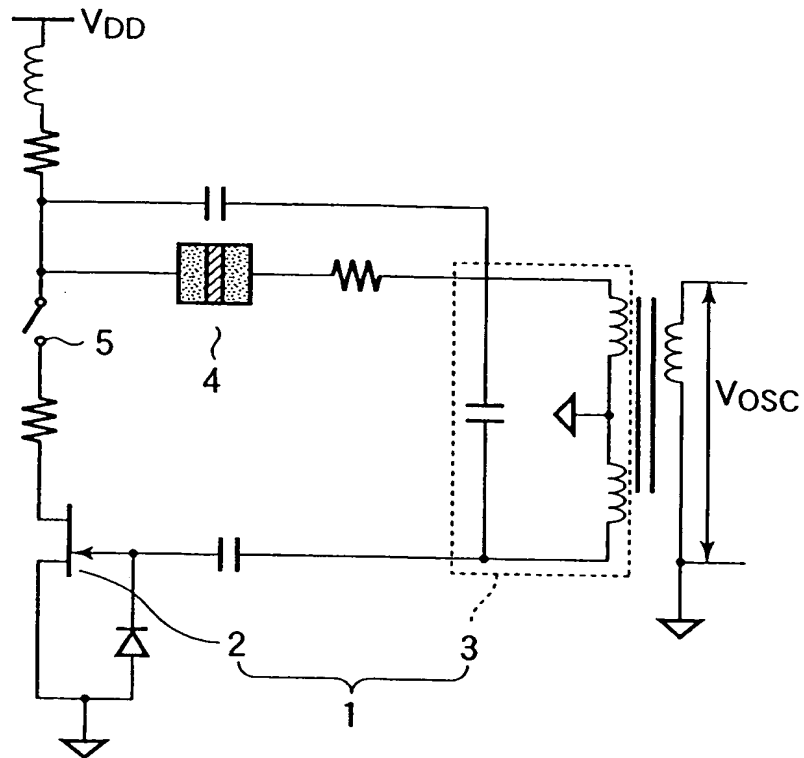


図 1

本発明の原理的構成の説明図



- |            |              |
|------------|--------------|
| 1 : 発振回路   | 4 : 磁気抵抗効果素子 |
| 2 : トランジスタ | 5 : スイッチング手段 |
| 3 : LC回路   |              |



図3

本発明の第1の実施の形態の発振出力結果の説明図

